

OFERTA DE BECA (SCHOLARSHIP OFFER)

Beca de colaboración con cargo a convenios/proyectos de investigación (Collaboration grant under agreements / research projects)

Madrid, ...16.. de ...Octubre.... de 2023.

1. **Perfil (Profile):**
2. **Categoría (Position):**
3. **Línea de investigación (Research line):**
4. **Centro de trabajo (Work center):**
5. **Dirección (Address):**
6. **Jornada (Working time) (h/sem.):**
(jornada completa >= 30 h/semana) (full time >= 30h/week)
7. **Asignación bruta/mes (Gross Salary/month)(€):**
8. **Duración prevista (Expected duration) (meses)(months):**
9. **Fecha prevista de inicio (Scheduled start date):**
10. **Titulación requerida (Required qualification)**
11. **Experiencia necesaria (Required experience) :**
12. **Otros (Others):**
(grupo de investigación, línea de investigación, condiciones particulares, etc., que considere necesario precisar)
(research group, research line, particular conditions, etc., that you consider necessary to specify)

Diseño, fabricación y pruebas de PCBs
Investigador
Diseño de circuitos de ultra bajo consumo
ETSI Telecomunicación - IPTC
Avda. Complutense 30, 28040 Madrid
20
700
3
01/11/2023
Graduado en Ingeniería de Telecomunicación o similar
Diseño placas de circuito impreso. VHDL. Cadence

Interesados remitir curriculum vitae a (Please send curriculum vitae to):

m.lopez.vallejo@upm.es

(correo electrónico) (email)

El plazo de admisión de C.V. finaliza el:
(The deadline for the C.V. submission is:)

27. de ...Octubre..... de 2023...
a las ...14:00..... Horas

NOTA: La oferta debe permanecer publicada en el tablón de anuncios del centro y/o en la web durante al menos 10 días naturales

El Investigador responsable:

Sello del Centro

Fdo.:María Luisa López Vallejo.....
[Nombre completo y apellidos]

OFERTA PUBLICADA en (OFFER PUBLISHED in):

Fecha de publicación (publication date): .17. / .10. / .2023.

Tablón de anuncios del centro:

ETSIT

Web (indicar dirección web completa y adjuntar copia de pantalla)

www.die.upm.es