

ANX-PR/CL/001-01

GUÍA DE APRENDIZAJE

ASIGNATURA

93001023 - Diseño Electrónico Orientado A Producto

PLAN DE ESTUDIOS

09AZ - Master Universitario En Ingenieria De Sistemas Electronicos

CURSO ACADÉMICO Y SEMESTRE

2024/25 - Segundo semestre

Índice

Guía de Aprendizaje

1. Datos descriptivos.....	1
2. Profesorado.....	1
3. Competencias y resultados de aprendizaje.....	2
4. Descripción de la asignatura y temario.....	3
5. Cronograma.....	4
6. Actividades y criterios de evaluación.....	7
7. Recursos didácticos.....	9
8. Otra información.....	10

1. Datos descriptivos

1.1. Datos de la asignatura

Nombre de la asignatura	93001023 - Diseño Electrónico Orientado a Producto
No de créditos	4 ECTS
Carácter	Obligatoria
Curso	Primer curso
Semestre	Segundo semestre
Período de impartición	Febrero-Junio
Idioma de impartición	Castellano
Titulación	09AZ - Master Universitario en Ingenieria de Sistemas Electronicos
Centro responsable de la titulación	09 - Escuela Tecnica Superior De Ingenieros De Telecomunicacion
Curso académico	2024-25

2. Profesorado

2.1. Profesorado implicado en la docencia

Nombre	Despacho	Correo electrónico	Horario de tutorías *
Alvaro Araujo Pinto	B-104.B	alvaro.araujo@upm.es	Sin horario.
M. Luisa Lopez Vallejo (Coordinador/a)	C-230	m.lopez.vallejo@upm.es	Sin horario.
Juan Manuel Montero Martinez	B-110	juanmanuel.montero@upm.es	Sin horario.

* Las horas de tutoría son orientativas y pueden sufrir modificaciones. Se deberá confirmar los horarios de tutorías con el profesorado.

3. Competencias y resultados de aprendizaje

3.1. Competencias

CE01 - Capacidad para evaluar las ventajas e inconvenientes de las alternativas tecnológicas en el diseño o fabricación de sistemas electrónicos analógicos, digitales, centrales o distribuidos.

CE02 - Capacidad para aplicar herramientas, técnicas y metodologías avanzadas de diseño de sistemas o subsistemas electrónicos

CE03 - Capacidad para gestionar el diseño, fabricación e implantación de sistemas electrónicos complejos teniendo en cuenta los aspectos económicos, las normativas o los aspectos de negociación, planificación y control de proyectos y soporte.

3.2. Resultados del aprendizaje

RA50 - Analizar y diseñar la interfaz de usuario en sistemas electrónicos

RA47 - Analizar la fiabilidad de un sistema electrónico y diseñar sistemas en base a restricciones de fiabilidad

RA46 - Analizar y diseñar sistemas electrónicos teniendo en cuenta aspectos de compatibilidad electromagnética

RA48 - Comprensión de las metodologías de diseño y modelado de usuario y Evaluación de sistemas de diálogo

RA119 - Capacidad para analizar nuevos y complejos productos, procesos y sistemas de ingeniería dentro de un contexto más amplio; seleccionar y aplicar los métodos más adecuados de análisis, de cálculo y experimentales ya establecidos, así como métodos innovadores e interpretar de forma crítica los resultados de dichos análisis.

RA49 - Colocación y rutado de componentes en una PCB

RA51 - Verificación de trazado

RA120 - La capacidad de concebir nuevos productos, procesos y sistemas.

4. Descripción de la asignatura y temario

4.1. Descripción de la asignatura

El objetivo de la asignatura es que el alumno tenga los conocimientos y los criterios necesarios para la toma de decisiones en el diseño de equipos y terminales de usuario. Este objetivo se concreta en cinco temas principales que abordan los siguientes aspectos en sistemas electrónicos: desarrollo de un sistema electrónico como producto final, compatibilidad electromagnética, diseño de PCBs, aspectos de fiabilidad y pruebas, y finalmente, sistemas electrónicos para la interacción persona-equipo.

4.2. Temario de la asignatura

1. Introducción a la asignatura: descripción del proceso de diseño de un equipo o terminal de usuario
 - 1.1. Proceso de desarrollo de un equipo: factores de diseño
 - 1.2. Casos de estudio de Samsung y Apple
2. Diseño de la interfaz persona-máquina
 - 2.1. Introducción al diseño de la interacción persona-máquina
 - 2.2. Descripción de tareas humanas
 - 2.3. Diseño de sistemas de diálogo
 - 2.4. Evaluación de la interacción
3. Diseño de placas de circuito impreso
 - 3.1. Fases de diseño de PCBs
 - 3.2. Práctica de diseño de PCBs
4. Compatibilidad electromagnética
 - 4.1. Introducción a la normativa
 - 4.2. Principales fuentes de ruido
 - 4.3. Estrategias de diseño para minimizar el efecto del ruido
5. Diseño tolerante a fallos
 - 5.1. Estudio de la fiabilidad de un sistemas electrónicos
 - 5.2. Evaluación de confiabilidad
 - 5.3. Arquitecturas para tolerancia a fallos

5. Cronograma

5.1. Cronograma de la asignatura *

Sem	Actividad tipo 1	Actividad tipo 2	Tele-enseñanza	Actividades de evaluación
1	Tema 1: Proceso de diseño de un producto electrónico Duración: 03:00 LM: Actividad del tipo Lección Magistral			
2	Tema 4: Compatibilidad electromagnética Duración: 01:00 PR: Actividad del tipo Clase de Problemas Tema 4: Compatibilidad electromagnética Duración: 02:00 LM: Actividad del tipo Lección Magistral			
3	Tema 4: Compatibilidad electromagnética Duración: 01:00 PR: Actividad del tipo Clase de Problemas Tema 4: Compatibilidad electromagnética Duración: 02:00 LM: Actividad del tipo Lección Magistral			
4	Tema 4: Compatibilidad electromagnética Duración: 01:00 PR: Actividad del tipo Clase de Problemas Tema 4: Compatibilidad electromagnética Duración: 02:00 LM: Actividad del tipo Lección Magistral			
5	Tema 2: Diseño de la interfaz persona-máquina Duración: 01:00 LM: Actividad del tipo Lección Magistral			
6	Tema 3: Diseño de PCBs Duración: 02:00 LM: Actividad del tipo Lección Magistral Tema 3: Diseño de PCBs Duración: 01:00 PL: Actividad del tipo Prácticas de Laboratorio			

7		Tema 3: Diseño de PCBs Duración: 03:00 PL: Actividad del tipo Prácticas de Laboratorio		
8		Tema 3: Diseño de PCBs Duración: 03:00 PL: Actividad del tipo Prácticas de Laboratorio		
9		Tema 3: Diseño de PCBs Duración: 02:00 PL: Actividad del tipo Prácticas de Laboratorio Examen Práctica Diseño de PCBs Duración: 00:30 OT: Otras actividades formativas / Evaluación		Práctica de PCBs EP: Técnica del tipo Examen de Prácticas Evaluación Progresiva Presencial Duración: 00:30
10	Tema 5: Diseño tolerante a fallos Duración: 01:00 PR: Actividad del tipo Clase de Problemas Tema 5: Diseño tolerante a fallos Duración: 02:00 LM: Actividad del tipo Lección Magistral			
11	Tema 5: Diseño tolerante a fallos Duración: 01:00 PR: Actividad del tipo Clase de Problemas Tema 5: Diseño tolerante a fallos Duración: 02:00 LM: Actividad del tipo Lección Magistral			
12	Tema 5: Diseño tolerante a fallos Duración: 01:00 PR: Actividad del tipo Clase de Problemas Tema 5: Diseño tolerante a fallos Duración: 02:00 LM: Actividad del tipo Lección Magistral			
13		Tema 2: Diseño de la interfaz persona-máquina Duración: 03:00 AC: Actividad del tipo Acciones Cooperativas		
14		Tema 2: Diseño de la interfaz persona-máquina Duración: 02:00 PL: Actividad del tipo Prácticas de Laboratorio Examen Práctica Interfaz persona-máquina Duración: 00:30 OT: Otras actividades formativas / Evaluación		Práctica de interfaz persona-máquina EP: Técnica del tipo Examen de Prácticas Evaluación Progresiva Presencial Duración: 00:30

15				
16				
17				Examen escrito (Temas 1, 4 y 5) EX: Técnica del tipo Examen Escrito Evaluación Progresiva Presencial Duración: 02:00 Examen final (Temas 1, 4 y 5) EX: Técnica del tipo Examen Escrito Evaluación Global Presencial Duración: 04:00 Práctica de PCBs EP: Técnica del tipo Examen de Prácticas Evaluación Global Presencial Duración: 00:30 Práctica de interfaz persona-máquina EP: Técnica del tipo Examen de Prácticas Evaluación Global Presencial Duración: 00:30

Para el cálculo de los valores totales, se estima que por cada crédito ECTS el alumno dedicará dependiendo del plan de estudios, entre 26 y 27 horas de trabajo presencial y no presencial.

6. Actividades y criterios de evaluación

6.1. Actividades de evaluación de la asignatura

6.1.1. Evaluación (progresiva)

Sem.	Descripción	Modalidad	Tipo	Duración	Peso en la nota	Nota mínima	Competencias evaluadas
9	Práctica de PCBs	EP: Técnica del tipo Examen de Prácticas	Presencial	00:30	30%	4 / 10	CE02
14	Práctica de interfaz persona-máquina	EP: Técnica del tipo Examen de Prácticas	Presencial	00:30	15%	4 / 10	CE02
17	Examen escrito (Temas 1, 4 y 5)	EX: Técnica del tipo Examen Escrito	Presencial	02:00	55%	4 / 10	CE01 CE02 CE03

6.1.2. Prueba evaluación global

Sem	Descripción	Modalidad	Tipo	Duración	Peso en la nota	Nota mínima	Competencias evaluadas
17	Examen final (Temas 1, 4 y 5)	EX: Técnica del tipo Examen Escrito	Presencial	04:00	55%	5 / 10	CE01 CE02 CE03
17	Práctica de PCBs	EP: Técnica del tipo Examen de Prácticas	Presencial	00:30	30%	4 / 10	
17	Práctica de interfaz persona-máquina	EP: Técnica del tipo Examen de Prácticas	Presencial	00:30	15%	4 / 10	CE02

6.1.3. Evaluación convocatoria extraordinaria

Descripción	Modalidad	Tipo	Duración	Peso en la nota	Nota mínima	Competencias evaluadas
Examen extraordinario final	EX: Técnica del tipo Examen Escrito	Presencial	04:00	55%	5 / 10	CE01 CE02 CE03
Práctica de PCBs	TG: Técnica del tipo Trabajo en Grupo	Presencial	00:00	30%	4 / 10	CE02
Práctica de interfaz persona-máquina	TG: Técnica del tipo Trabajo en Grupo	Presencial	00:00	15%	4 / 10	CE02

6.2. Criterios de evaluación

Los estudiantes serán evaluados, por defecto, mediante evaluación continua. El estudiante que desee renunciar a la evaluación continua y optar a la evaluación por prueba final (formada por una o más actividades de evaluación global de la asignatura), deberá comunicarlo por escrito a través de un correo electrónico a la dirección m.lopez.vallejo@upm.es al coordinador de la asignatura un día antes de la fecha de la primera entrega.

La evaluación comprobará si los estudiantes han adquirido las competencias de la asignatura.

La evaluación en la convocatoria extraordinaria usará los mismos tipos de técnicas evaluativas que se usan en la convocatoria ordinaria (EX, ET, TG, etc.).

7. Recursos didácticos

7.1. Recursos didácticos de la asignatura

Nombre	Tipo	Observaciones
Portable Electronics Product Design and Development. Bert Haskell. McGraw-Hill	Bibliografía	Libro de referencia
"Aspectos prácticos de compatibilidad electromagnética e integridad de señal", José F. Toledo Arlarcón, Departamento de Ingeniería Electrónica, Universitat Politècnica de Valencia.	Bibliografía	Para el tema de compatibilidad electromagnética.
COMPATIBILIDAD ELECTROMAGNÉTICA Y SEGURIDAD FUNCIONAL EN SISTEMAS ELECTRONICOS. Lopez Veraguas, Joan Pere. Marcombo SL.	Bibliografía	Libro de referencia
Páginas web de diferentes plataformas de diseño	Recursos web	www.arduino.cc www.raspberrypi.org http://www.airspayce.com/mikem/bcm2835/index.html www.wiringpi.com
Datasheets de varios microprocesadores	Equipamiento	ATmega48A/PA/88A/PA/168A/PA/328/P datasheet. BCM2835 ARM Peripherals datasheet.
Printed Circuit Board Design Techniques for EMC Compliance: A Handbook for Designers 2nd Edition	Bibliografía	de Monroe En Amazon (https://www.amazon.com/Printed-Circuit-Design-Techniques-Compliance/dp/0780353765)

"High'speed digital design. A Handbook of Black'Magic", de H. W. Johnson y M. Graham	Bibliografía	http://s1.downloadmienphi.net/file/downloadfile5/192/1388769.pdf
"Fault-Tolerant Design", E. Dubrova, Springer-Verlag New York, 2015.	Bibliografía	Importante para el tema de Fiabilidad

8. Otra información

8.1. Otra información sobre la asignatura

La asignatura se relaciona con el ODS4, el ODS7 y ODS9

-ODS4.4 Aumentar considerablemente el número de jóvenes y adultos que tienen las competencias necesarias, en particular técnicas y profesionales, para acceder al empleo...

-ODS7.b Ampliar la infraestructura y mejorar la tecnología para prestar servicios energéticos modernos y sostenibles para todos en los países en desarrollo...

-ODS9.1 Desarrollar infraestructuras fiables, sostenibles, resilientes y de calidad...

-ODS9.4 Modernizar la infraestructura y reconvertir las industrias para que sean sostenibles, utilizando los recursos con mayor eficacia y promoviendo la adopción de tecnologías y procesos industriales limpios y ambientalmente racionales..