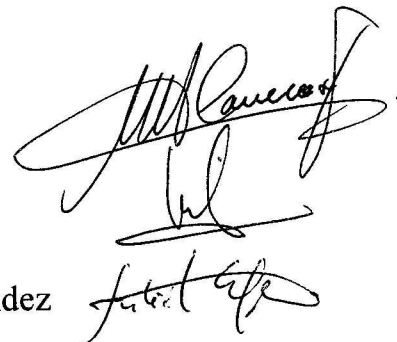


Proyecto Fin de Carrera: Estimación del consumo en sistemas empotrados mediante caracterización de las instrucciones del procesador

AUTOR: D. Miguel Artigas Villa
TUTOR: D. José Luis Ayala Rodrigo
PONENTE: Dña. M^a Luisa López Vallejo

El tribunal nombrado para el proyecto arriba indicado, compuesto por los siguientes profesores:

PRESIDENTE: D. Carlos Carreras Vaquer
VOCAL: D. M^a Luisa López Vallejo
SECRETARIO: D. Gabriel Caffarena Fernández
SUPLENTE: D. Fernando González Sanz



acuerda otorgarle la calificación de:

Sobresaliente 9,0

Madrid, 10 de Junio de 2009

El Secretario del Tribunal

Resumen

Este proyecto propone una metodología para estimar el consumo en corriente de un sistema empotrado basándose para ello en la caracterización del consumo generado por las instrucciones en lenguaje máquina. Para ello se han utilizado varios programas de test y un sistema empotrado con microprocesador basado en arquitectura Intel Pentium.

Palabras Clave

Consumo de corriente, Sistemas empotrados, Potencia, Caracterización de instrucciones, Geode, Código ensamblador, Test de consumo, Medidas de corriente, Estimación de consumo, Microprocesadores empotrados.